



الإسم: أحمد خيرالله شهيد

محل وتاريخ الولادة: كربلاء-هندية-١٩٨١

التحصيل العلمي: الدكتوراه في علوم الفيزياء

التخصص الدقيق: nano structure of silicon

السيرة الدراسية:

البكالوريوس في الفيزياء من كلية التربية الجامعة المستنصرية للعام الدراسي ٢٠٠٢-٢٠٠٣

الماجستير في الفيزياء من كلية التربية الجامعة المستنصرية للعام الدراسي ٢٠٠٧-٢٠٠٨

الدكتوراه من كلية التربية الجامعة المستنصرية للعام الدراسي ٢٠١١-٢٠١٢

حصلت على شهادة قيادة الحاسوب من كلية الهندسة الجامعة المستنصرية

عندي خبرة في مجال برمجيات الحاسوب والبرمجة بلغة الماتلاب

(MATLAB LANGUAGE) وقد عملت كمحاضر في قسم علوم الحاسبات في كلية التربية

الجامعة المستنصرية ومحاضرا في كلية الهندسة وتكنولوجيا المعلومات في جامعة الأكاديميين

العرب وأعطيت محاضرات لتطوير الكوادر في المفوضية العليا المستقلة للانتخابات ،

حصلت على شهادة كفاءة في اللغة الإنكليزية من جامعة كربلاء

استطيع اعطاء المحاضرات في المواد الآتية:

١-الفيزياء بمختلف اختصاصاتها

٢-الرياضيات ببعض اختصاصاتها الدقيقة

٣-البرمجة والحاسوب

٤-القاء محاضرات في تعليم اللغة الإنكليزية

البحوث المنشورة:-

- (1) *Study the Characteristic of nanostructures silicon Prepared with various Laser power density published in Al- Mustansiriyah university journal Education college(2010) .*

- (2) *The effect of the etching time on the electrical properties of nano structure silicon published Iraqi journal of physics/Baghdad university.(2011)*

- (3) *Morphological and electrical properties of nanosilicon prepared by various power density laser published in Al- Mustansiriyah university journal Education college(2012).*

- (4) *Electrical properties of porous silicon prepared by different power density of laser*

- (5) *The Fabrication of Porous Silicon by Electrochemical Etching with Photo Assisted(2014)*

- (6) *Focusing of Charged Particles Beam by Double Quadrupole Triplet Electrostatic Lenses(2017)*

- (7) *The correlation between electrical pressure and radius of nanofiber with different electrodes distance and voltage(2016)*

- (8) *The effect of Incorporation Salt and graphite on the relative permittivity,refractive index and capacitance for porous silicon (2017)*